Original document

PWM INVERTER CONTROL METHOD

Publication number: JP6245588
Publication date: 1994-09-02

Inventor: YOU CHIYUUKEI; IIDA KATSUJI
Applicant: TOYO ELECTRIC MFG CO LTD

Classification:

- international: H02M7/48; H02P27/06; H02P27/08; H02M7/48; H02P27/04; (IPC1-7): H02P7/63;

H02M7/48

- European:

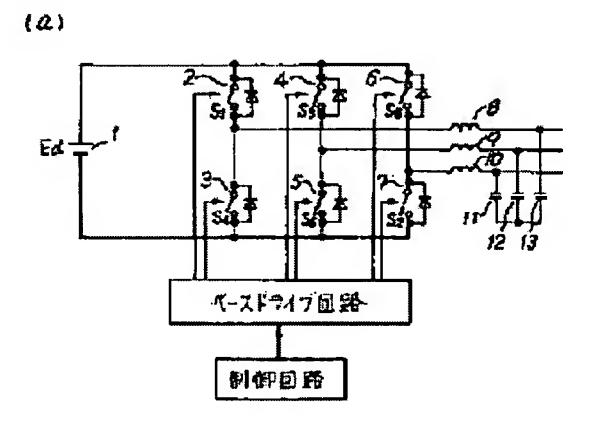
Application number: JP19930026646 19930216 Priority number(s): JP19930026646 19930216

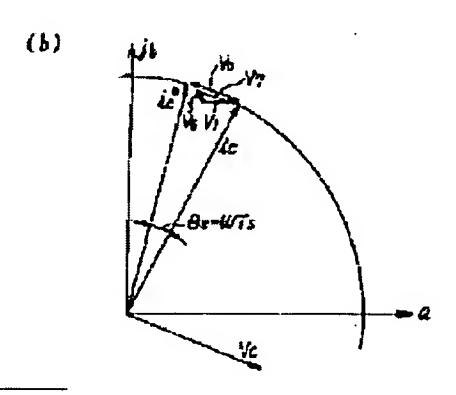
View INPADOC patent family
View list of citing documents

Report a data error here

Abstract of JP6245588

PURPOSE:To make it possible to highly accurately control an output voltage with high speed response without inducing problems such as safety by making a switching frequency of a three-phase PWM inverter constant irrespective of load variations or the like. CONSTITUTION: An inverter is constructed by connecting together switching elements 2-7 which respectively consist of controllable semiconductor elements S1-S6. A d.c. voltage Ed is fed to d.c. input terminals of the switching elements, and filter reactors 8, 9 and 10 are respectively connected to a.c. output terminals, each having its own phase. Filter capacitors 11, 12 and 13 are connected in series with the filter reactors, and a.c. outputs are fed to loads. In a system in which a three-phase voltage inverter is constructed by a.c. LC filters, an optimum non-zero voltage vector and an optimum zero voltage vector are selected from eight output voltage vectors of a PWM inverter in order to control voltages of the filter capacitors 11, 12 and 13 which are output voltages. This causes currents of the filter capacitors to follow an instruction value current within a determined time.





Data supplied from the esp@cenet database - Worldwide

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-245588

(43)公開日 平成6年(1994)9月2日

(51) Int.Cl.⁵

識別記号 广内整理番号

FI

技術表示箇所

H02P 7/63

3 0 2 D 9178-5H

K 9178-5H

H 0 2 M 7/48

F 9181-5H

審査請求 未請求 請求項の数1 OL (全 6 頁)

(21)出願番号

特願平5-26646

(71)出願人 000003115

東洋電機製造株式会社

東京都中央区八重洲2丁目7番2号

(22)出願日

平成5年(1993)2月16日

(72) 発明者 楊 仲慶

神奈川県大和市上草柳字扇野338番地1

東洋電機製造株式会社技術研究所內

(72)発明者 飯田 克二

神奈川県大和市上草柳字扇野338番地1

東洋電機製造株式会社技術研究所内

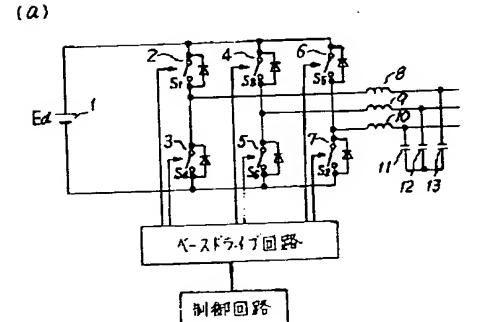
(74)代理人 弁理士 杉村 暁秀 (外5名)

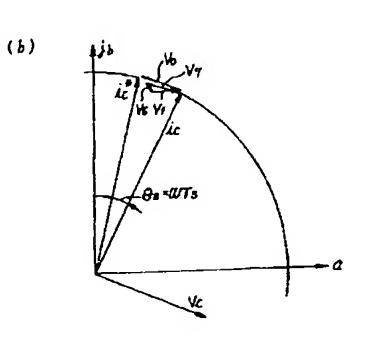
(54)【発明の名称】 PWMインバータ制御方法

(57)【要約】

【目的】 三相PWMインバータのスイッチング周波数 を負荷変動等に無関係に一定にし、安定性などの問題を 生じることなく、高速応答・高精度の出力電圧制御を実 現することを目的とする。

PWMインパータのすべての出力変数を3相 【構成】 /2相変換し、ベクトルとして取り扱う。また空間領域 を6つのセクターに分割し、それぞれの領域に対して、 PWMインパータの8つの出力ベクトルのうち最適な電 圧ベクトルを選択し、フィルタコンデンサの電流を指令 値に決められた時間内に追従させる。過渡時などはフィ ルタコンデンサ電流と指令値との誤差を最小にするよう 電圧ベクトルを選定し、決められた期間内でこれらを出 力する。従って高速応答の高精度の出力電圧制御が達成 できる。





特開平6-245588

1

【特許請求の範囲】

【請求項1】 三相電圧形インパータと交流LCフィル タとで構成された系において、出力電圧であるフィルタ コンデンサの電圧を制御するために、PWMインパータ の8つの出力電圧ベクトルのうち最適な2つの非ゼロ電 圧ベクトルとゼロ電圧ベクトルを選択することによって 決められたサンプリング時間内でフィルタコンデンサの 電流を指令値電流に追従させることを特徴とするPWM インバータの制御方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明の制御方法を応用した電圧 形インバータは一定のスイッチング周波数で動作するた め、LCフィルタの設計が容易となり、さらに1サンプ リング時間内で電流を指令値に追従させるため制御応答 が速い。従って、本発明は電圧形インバータを使用して いる産業機械、家電製品などの分野で効用し得るもので ある。

[0002]

【従来の技術】電圧形PWMインバータは用途に応じて 20 様々な制御方法が考案されている。図2は従来より使用 されているPWMインバータ制御方法の一例を示す図で あり、図3はその波形図である。

【0003】図2に示すように、電圧指令値(v。*, v、*, v,*) と三角波(v,) を比較して、ヒステ リシスコンパレータを通してペースドライブ回路の信号 とする。ベースアンプ内の短絡防止時間作成回路によっ て、電圧指令値の振幅値を調整することにより出力電圧 振幅を変化させることができる。図3の最上部に波高V c を有する三角波 v c と各相電圧指令値 v 。*, v * , v * との比較の状況の波形図を示し、v * * , V·N, V·N はそれぞれ各相の中性点との間の電圧波形を 示し、 V゚・・, V・・, V・・は各相間の電圧波形を示してお り、E。は直流電源1の電圧である。インバータはそれ ぞれダイオードを逆並列接続された可制御半導体素子 (例えばトランジスタ) S₁~S₆で構成されるスイッチン グ素子2~7を三相ブリッジ接続し、仮想中性点を有す る二個の直列接続されたそれぞれE。/2の電圧を有す*

$$f = \left(\begin{array}{c} f \\ \\ f \end{array}\right)$$

$$= (2/3)^{1/2} \left\{ \begin{array}{ccc} 1 & -1/2 & -1/2 \\ 0 & \sqrt{3}/2 & -\sqrt{3}/2 \end{array} \right\} \left\{ \begin{array}{c} f_{u} \\ f_{v} \\ \end{array} \right\}$$
 (1)

【0008】上式は3φ/2φ変換の式であり、fを v, iと置き換えれば電圧,電流の変換式となる。な お、二相変換の各成分を α 、 β と表現するのが一般的で あるが、ここでは文書作成の関係上、αをαで、βをb 50 また、一般に知られているように三相電圧形インバータ

*る直流電源により直流電圧E 。を直流入力端子に給電 し、各相交流出力端子にフィルタリアクトル8,9及び 10を直列接続し、Y接続したフィルタコンデンサ11, 12 及び13を並列接続して交流出力を負荷に供給する。

[0004]

(2)

【発明が解決しようとする課題】図2の三相電圧形イン パータにおいて、出力電圧は指令値と三角波により決ま るが、直流入力電圧の変動や負荷変動に対してかなりの 出力電圧変動が生じる。フィードバック制御を導入すれ 10 ば誤差は減少できるものの、安定性などの新たな問題を 生じかねない。また、直流入力電圧のリップルもそのま ま出力電圧に悪影響を与えることになる。さらに、図2 からも見られるように三相が独立に制御されるため、ス イッチング周波数を上げずに出力電圧のリップル低減策 が難しい。

[0005]

【課題を解決するための手段】本発明によるPWMイン バータの制御方法は、三相電圧形インバータと交流LC フィルタとで構成された系において、出力電圧であるフ ィルタコンデンサの電圧を制御するために、PWMイン バータの8つの出力電圧ベクトルのうち最適な2つの非 ゼロ電圧ベクトルとゼロ電圧ベクトルを選択することに よって決められたサンプリング時間内でフィルタコンデ ンサの電流を指令値電流に追従させることを特徴として いる。すなわち、フィルタコンデンサの電流を制御する ことにより、出力電圧の制御を実現する。コンデンサ電 流は電圧ベクトルの概念に基づいて、サンプリング時間 内で常に指令値に追従させる。

【0006】図1は本発明の原理図であり、(a)はP 30 WMインバータシステムの構成を示し、(b) はその制 御原理を示していて、図2と同一符号は同一部分を示 し、制御回路によりベースドライブ回路を制御してイン バータを駆動している。

【0007】①ベクトル表現

すべての変数を次式の変換式で三相/二相(3 Φ/2 φ)変換すると、電流・電圧はベクトルとして取り扱う ことができる。

【数1】

で表現する。a及びbの添字の付けられたものはa, b 二相に変換された各成分を表し、u, v, wの添字の付 けられたものはu, v, wの三相の成分を表している。

特開平6-245588

3

では2つのゼロ電圧を含め、図4のように8つの電圧ベクトルがある。

【0009】②制御方程式

正弦波三相出力電圧をa, b二相の座標上で考えると、 速度一定の円軌跡を描く。従って、負荷コンデンサの基*

$$T_{\bullet} = T / k$$

ここで、Tはインパータの基本波周期であり、kは一周期のサンプリング数である。すなわち、サンプリング時間 T、内に電流ベクトルは指令値の円に沿って角速度 ω により移動しなければならない。 θ 、はサンプリング時%10

$$\begin{cases} L & (di/dt) = v - v \\ i = i + i \end{cases}$$

のように得られる。ここでvは任意の出力電圧ベクトルであり、v。はコンデンサ電圧ベクトルであって、iは電流ベクトルであり、i。はコンデンサ電流ベクトル、i」は負荷電流ベクトルである。従って、最適な電圧ベクトルvを選択して、電流ベクトルiを指令値に追従させねばならない。

【0012】③出力減圧ベクトル

図5に示す空間領域を電圧ベクトルに対応して6つのセクターに分割する。各セクターの出力電圧ベクトルは以下に示す表1のようになる。

【表1】

電圧ベクトル
V7. V8. V1. V0
V_0 , V_1 , V_2 , V_1
V ₇ , V ₂ , V ₃ , V ₀
Vo. Va. V4, V7
V7, V4, V5, V0
V_0 , V_5 , V_8 , V_7

【0013】上記の各セクターに応じた2つの非ゼロ電 圧ベクトルと2つのゼロ電圧ベクトルを用いてサンプリ★

$$\begin{cases} i u^* = 1 \cos \theta \\ i \cdot = 1 \cos (\theta - 2\pi/3) \\ i \cdot = 1 \cos (\theta - 4\pi/3) \end{cases}$$

ここで、 $I_c = \omega C V_c$, Cは各コンデンサ11, 12, 及び13の容量であり、 V_c はコンデンサ電圧の振幅値である。

*本波電流も円軌跡でなければならない。

【0010】いま、サンプリング期間を次式のように定義する。

【数2】

(3)

(2)

※間当たりの電流ベクトルの回転角である。

【0011】3 φ / 2 φ 変換した電圧電流のベクトル方程式は

【数3】

(3)

 \star ング時間内で電流は指令値に追従させることができる。 例えば、セクター I において、出力電圧ベクトルを $V_7 \to V_6 \to V_- \to V_0$

または

 $V_0 \rightarrow V_1 \rightarrow V_6 \rightarrow V_7$

と、図6のように決められた期間で出力し、1サンプリ 20 ング内で電流を指令値に追従できる。

 ${0014}$ ゼロ電圧ベクトルの選択はスイッチング回数を減らす観点から、 V_1 , V_3 , V_5 の切り換えは V_6 を使い、 V_2 , V_4 , V_6 の切り換えは V_7 を使う。

[0015]

【作用】PWM電圧形インバータの出力変数を3¢/2¢変換してベクトルとして取り扱い、また、最適な電圧ベクトルを選択することにより、電流を1サンプリング時間内に指令値に追従させる。従って、入力電圧の変動や負荷変動などに対して速い応答を実現できる。

30 [0016]

【実施例】以上述べた原理を定電圧定周波数のインバータに応用した例を具体的に示す。回路の構成は図1に示したものと同じである。

【0017】図1 (a) のフィルタコンデンサ11, 12及び13に正弦波の電圧を得るには、コンデンサの電流を正弦波にする必要がある。電流指令を次のように与える。

【数4】

(4)

【0018】上式を3φ/2φ変換すると、 【数5】

$$i_{\epsilon} = \begin{pmatrix} i_{\epsilon \bullet} \\ i_{\epsilon \bullet} \end{pmatrix} = (3/2)^{1/2} l_{\epsilon} \begin{pmatrix} \cos \omega t \\ \sin \omega t \end{pmatrix}$$
 (5)

(4)

特開平6-245588

5

【0019】また、サンプリング時間以内に電流を指令 *【数6】

値に追従させるためには

(6)

 $V_1t_1 + V_1t_2 + V_0t_0 + V_7t_3 + v_cT_* = i_c^* - i_c + \Delta i_L$ 但し、 $t_0+t_1+t_2+t_3=T$, i及びj(i, j=1~ ※【0020】上式をa, b二相座標上で展開すると 6) は電圧ベクトルの番号である。Δiι は負荷電流の 【数 7 】

変化量で、負荷急変のない場合には無視してもよい。 ※

 $\sqrt{V\cos(i-1)} \pi/3 \cdot t_1 + V\cos(j-1) \pi/3 \cdot t_2$ $= V_{i}T_{i} + L (i_{i} - i_{i}) + \Delta i_{i} = C_{i}$ $V \sin (i - 1) \pi / 3 \cdot L_{i} + V \sin (j - 1) \pi / 3 \cdot L_{2}$ (7)

ここで、Vは出力電圧ベクトルの振幅値であり、C., ★【0021】従って、

C。は定数である。

【数8】

$$\int_{t_{1}}^{c} \frac{C_{s} \sin (j-1) \pi / 3 - C_{s} \cos (j-1) \pi / 3}{V \sin (j-i) \pi / 3}$$

$$\int_{t_{2}}^{c} \frac{C_{s} \cos (j-1) \pi / 3 - C_{s} \sin (j-1) \pi / 3}{V \sin (j-i) \pi / 3}$$
(8)

が得られる。またtoとtsは電流リップルを最小にするよ

☆【数9】 う決める必要があるが、簡単のため、

$$t_0 = t_3 = (T_i - t_1 - t_2) / 2$$

とすることができる。

【0022】過渡状態などの時に、tiあるいはt2がマイ ナスになる場合がある。そのような場合は逆方向の電圧 ベクトルを出力すればよい。

【0023】さらに、急激な負荷変動の場合は1サンプ◆

(9)

◆リング時間内では追従できないことがあるので、t₁+t₂ >T, になることも考えられる。そのような場合は電流 誤差が最小となるよう電圧ベクトルを選択すればよい。 電流ベクトルは

【数10】

$$\begin{cases} L \Delta i_{ca} \\ = V \cos (i - 1) \pi / 3 \cdot t_{i} + V \cos (j - 1) \pi / 3 \cdot t_{2} - C_{a} \\ L \Delta i_{cb} \\ = V \sin (i - 1) \pi / 3 \cdot t_{1} + V \sin (j - 1) \pi / 3 \cdot t_{2} - C_{b} \end{cases}$$
(10)

となり、

$$t_1 + t_2 = T. \tag{11}$$

【0024】式(10), (11)を解くと、 ※ ※【数12】

$$\begin{cases} t_{2} = T_{\bullet}/2 \\ + \frac{C_{b}\cos(i+j-2) \pi/6 - C_{\bullet}\sin(i+j-2) \pi/6}{2 \operatorname{Vsin}(j-i) \pi/6} \\ t_{1} = T_{\bullet}-t_{2} \end{cases}$$
 (12)

従って、出力電圧ベクトルはそれぞれ次められた時間で 出力すればよい。

【0025】本発明の原理を用いた定電圧定周波数イン パータの特徴を以下のようにまとめることができる。

スイッチング周波数はサンプリング回数により決め られ一定となる。従って出力フィルタの設計が容易にな 50

る。

1 サンプリング時間内で電流が指令値に追従でき、 また、入力電圧の変動や負荷変動などにも即応できる。

ゼロ電圧ペクトルを積極的に利用することにより、 無駄なスイッチングがなく、リップル特性や効率などの 観点からも有利である。

[0026]

【発明の効果】本発明は、空間ベクトルの概念を用い、 直接コンデンサの電流を制御することにより、高性能の PWMインパータを実現できる。

7

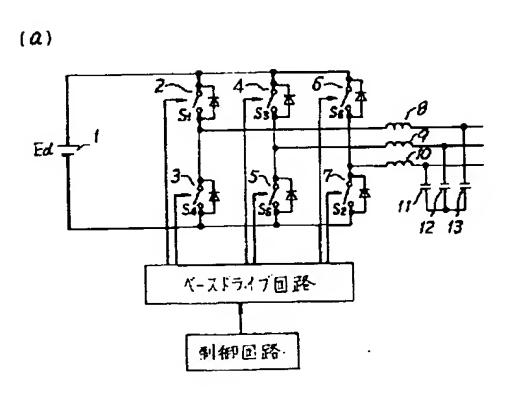
【図面の簡単な説明】

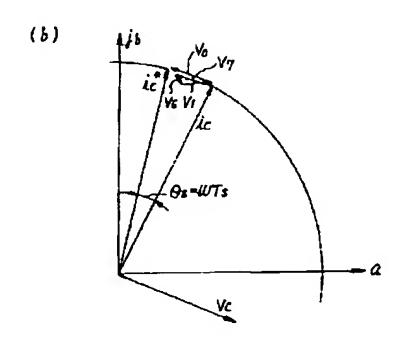
【図1】本発明の原理図であって、(a)はPWMインパータシステムの構成を示し、(b)はその制御原理を示している。

【図2】従来より使用されているPWMインバータ制御 方法の一例を示す図である。

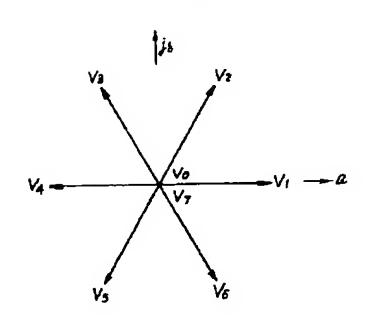
【図3】図2の回路における波形図である。

【図1】





[図4]



【図4】 PWMインバータの出力電圧ベクトルを示す図である。

【図5】電圧ベクトルに対応した空間領域セクターを示す図である。

【図6】領域 I における電圧ベクトルの出力順序を示す図である。

【符号の説明】

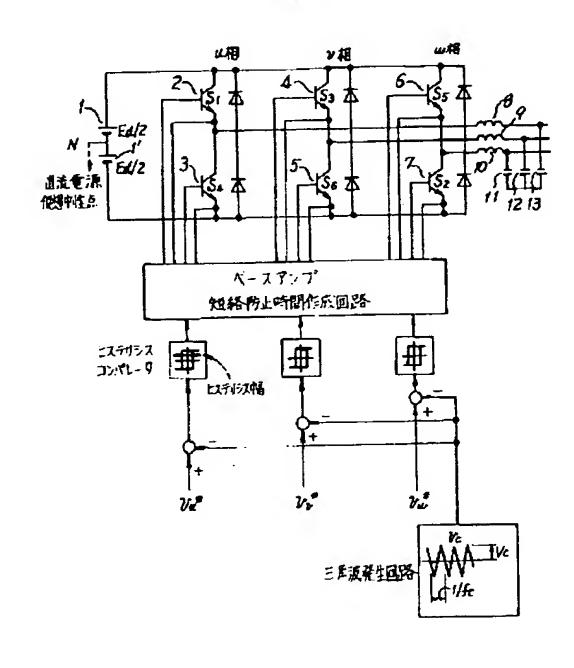
1 直流電源

2~7 スイッチング素子

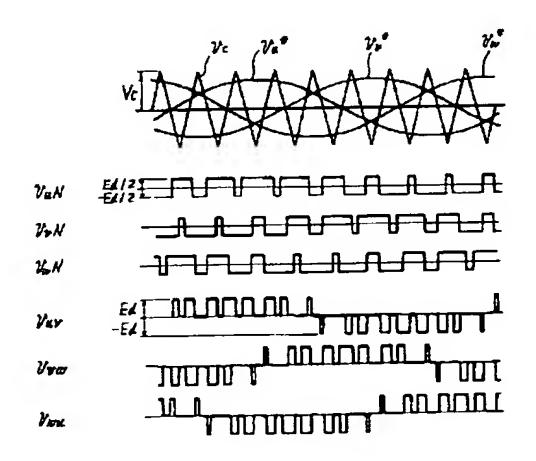
10 8~10 フィルタリアクトル

11~13 フィルタコンデンサ

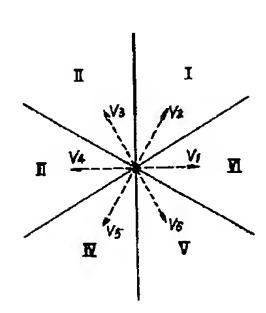
【図2】



[図3]



【図5】



【図6】